



Научно-стручно веће за техничко-технолошке науке

Предмет: Образац о испуњавању услова за избор у звање наставника

Област: Остале области

Звање: Доцент

Име и презиме

Борисав Јовановић

Датум рођења

3.9.1979

Назив и седиште установе/организације у којој је кандидат запослен

Електронски факултет, Универзитет у Нишу

Радно место

асистент

Датум расписивања конкурса

10.01.2020

Начин (место) објављивања

Текст конкурса је објављен у Нишким народним новинама у Нишу

Звање за које је расписан конкурс

Једног наставника у звање доцент за ужу научну област Електроника.

Звање за које кандидат конкурише (заокружити одговарајућу опцију):

- 1. Доцент** (ово ћу да заокружим)
2. Доцент или ванредни професор
3. Ванредни професор
4. Ванредни професор или редовни професор
5. Редовни професор

Ужа научна област

Електроника

1. Докторат наука из уже научне области за коју се бира
(назив докторске дисертације, ужа научна област, година и место одбране)

Борисав Јовановић, Докторска дисертација “Напредни методи пројектовања дигиталних интегрисаних кола у нанометарским технологијама са посебним нагласком на брзину, статичку и динамичку потрошњу”, ужа научна област Електроника, место одбране Електронски факултет у Нишу, 3.3.2016, Ниш

2. Приступно предавање из уже научне области за коју се бира, позитивно оцењено од стране високошколске установе која је објавила конкурс (навести број и датум утврђене оцене)

3. Позитивна оцена педагошког рада утврђена у складу са чланом 13. Правилника о поступку стицања звања и заснивања радног односа наставника Универзитета у Нишу, осим ако се бира по први пут у наставничко звање (навести број и датум утврђене оцене)

4. Остварене активности бар у два елемента доприноса широј академској заједници из члана 4. Ближих критеријума за избор у звања наставника, осим ако се бира по први пут у наставничко звање

5. У последњих пет година најмање један рад објављен у часопису који издаје Универзитет у Нишу или факултет Универзитета у Нишу или са SCI листе, у којем је првопотписани аутор

- 1) **Borisav Jovanović**, Srđan Milenković, "The Peak Windowing For PAPR Reduction In Software Defined Radio Base Stations", FACTA UNIVERSITATIS, Series: Electronic and Energetics, University of Niš, accepted for publication on Dec 11, 2019 (M24)
- 2) **Borisav Jovanović**, Vančo Litovski, Milan S. Pavlović, "QRS Complex Detection Based ECG signal Artefact Discrimination", FACTA UNIVERSITATIS, Series: Electronic and Energetics, University of Niš, Vol. 28, No. 4, December, 2015, pp. 571-584, ISSN: 0353-3670(online), doi:10.2298/FUEE1504571J, (M51)

6. У последњих пет година најмање један рад објављен у часописима:

- категорије M21 или
- категорије M22 или
- категорије M23 са петогодишњим импакт фактором већим од 0.49 према Томсон Ројтерс листи или
- са SCI листе,

у којем је првопотписани аутор (навести податке о научном раду, DOI број)

- 1) **Borisav Jovanović**, Srđan Milenković, "PA Linearization by Digital Predistortion and Peak to Average Power Ratio Reduction in Software Defined Radios", Journal of Circuits Systems and Computers, World Scientific Publishing Co. Pte. Ltd., Singapore, will be published in Vol. 29, No. 9, July 2020, <https://doi.org/10.1142/S0218126620501479>, five-year **IF 0.762**, **M23** in field of Engineering, Electrical & Electronic, accepted for publication on Oct 03, 2019.
- 2) **Borisav Jovanović**, Srđan Milenković, Milan Pavlović, "VT/VF Detection Method Based On ECG Signal Quality Assessment", Journal of Circuits, Systems and Computers, World Scientific Publishing Co. Pte. Ltd., Singapore, Vol. 27, No. 11, **November 2018**, Print ISSN: 0218-1266 - Online ISSN: 1793-6454, doi:10.1142/S0218126618501694, five-year **IF 0.762**, **M23** in field of Engineering, Electrical & Electronic
- 3) **Borisav Jovanović**, Milunka Damjanović, Predrag Petković, Vančo Litovski, "Standard Cell Based Low Power Embedded Controller Design", Journal of Circuits Systems and Computers, Vol. 24, No. 6, World Scientific Publishing Co. Pte. Ltd., Singapore, **July 2015**, 2015, 19 pages, ISSN: 0218-1266 (prn.)/ISSN: 1793-6454(online), doi:10.1142/S0218126615500772, (M23)

6. замена: Рад у часописима из наведених категорија и листе замењује се регистрованим патентом

6. замена: Рад у часописима из наведених категорија и листе замењује се са два рада у часописима са SCIE листе у којима је бар у једном раду прво потписани аутор

7. Најмање једно излагање на међународном или домаћем научном скупу (копија рада из Зборника радова скупа или потврда организатора скупа да је рад презентован)

- 1) **Borisav Jovanović**, Srđan Milenković, "Peak Windowing for Peak to Average Power Reduction", Proceedings of the 7th Small Systems Simulation Symposium, Niš, 12.02.-14.02., 2018, pp. 33-36, ISBN 978-86-6125-199-3, (M33)
- 2) Dejan Mirković, **Borisav Jovanović**, Miona Andrejević Stošović, Vančo Litovski, Milena Stanojlović Mirković, "Design of IIR Filters based on all-pole Critical Monotonic Amplitude Characteristic analog prototypes", Proceedings of IcETRAN 2017, Kladovo, Serbia, June 5-8, 2017, ELI1.6, (M33)
- 3) **Borisav Jovanović**, Predrag Petković, Srdjan Milenković, "Implementation of Recursive Least Square Method in Active Power Filters Control", Proceedings of IcETRAN 2017, Kladovo, Serbia, June 5-8, 2017, ELI2.5, (M33)
- 4) **Borisav Jovanović**, Predrag Petković, Srdjan Milenković, "The implementation of harmonic analysis methods in active power filters control", IEEE 30th International Conference on Microelectronics (MIEL), Niš, 9.10.-11.10.,

2017, pp. 213-2014, 978-1-5386-2561-3, doi:10.1109/MIEL.2017.8190105, (M33)

- 5) **Borisav Jovanović**, Predrag Petković, Milunka Damnjanović, “The Power Quality Estimation by Integrated Power Meter DSP Block”, Proceedings of the Small Systems Simulation Symposium 2016, Niš, Serbia, 12.02.-14.02., 2016, pp. 95-98, ISBN 978-86-6125-154-2, (M33)
- 6) Melikyan Vazgen Sh., Galstyan Vache A., Aleksanyan Ani L., Melikyan Nazeli V., **Jovanović Borisav**, “Adjustable Low-Power Non-overlap Clock Generator for Switched-Capacitor Circuits”, Proceedings of 2nd International Conference IcETRAN, Srebrno Jezero, 8.6.-11.6., 2015, ELI1.5, ISBN 978-86-80509-71-6, (M33)
- 7) **Borisav Jovanović**, Milunka Damnjanović, “Glitch free clock switching techniques in modern microcontrollers”, Proceedings of the 5th Small Systems Simulation Symposium, Niš, 12.02.-14.02., 2014, pp. 119-122, ISBN 978-86-6125-098-9, (M33)
- 8) Melikyan, V., Sahakyan, A., Piloyan, M., **Jovanović, B.**, “High Accuracy Self-Configurable DLL by Frequency Range”, Proceedings of the 1st International Conference on Electrical, Electronic and Computing Engineering - IcETRAN, Vrnjačka Banja, 02.06.-05.06., 2014, ELI1.4, ISBN 978-86-80509-70-9, (M33)
- 9) **Borisav Jovanović**, Dejan Mirković, Milunka Damnjanović, “The Design of MCU's Communication Interface”, X Symposium on Industrial Electronics INDEL 2014, Banja Luka (Bosnia and Herzegovina), 6-8th November, 2014, pp. 99-103, ISBN 978-99955-46-22-9, (M33)

Borisav Jovanović

Потпис кандидата: _____

Напомена: Кандидат је дужан да попуњен, одштампан и потписан образац о испуњавању услова за избор у звање наставника достави факултету који је објавио конкурс заједно са осталом документацијом којом доказује да испуњава услове конкурса